



آزمایشگاه سیستم‌های دیجیتال و ریزپردازنده

Digital Systems and Microprocessor Laboratory



دانشگاه رازی
دانشکده فنی مهندسی

گروه آموزشی: مهندسی برق
کاربری: آموزشی
سال تاسیس:
مساحت: ۵۳ متر مربع

سرپرست: مهندس محمدجواد حیاتی
رایانامه: mj.hayayati@razi.ac.ir
تارنما: eng.razi.ac.ir/elec-lab
آدرس: دانشکده برق و کامپیوتر اتاق ۰۰۸

امکانات و توانمندی

- آموزش مشخصه های انتقالی و مفهوم Fan-Out در آی سی های TTL.
- آشنایی با مدارات جمع کننده تک بیتی و تمام جمع کننده.
- آشنایی با مدارات ترتیبی و شمارنده ها و سون سگمنت ها.
- آشنایی با ثبات ها و نحوه شیفت به راست و چپ داده.

نمونه خروجی و دستاورد

- بکارگیری گیت های منطقی در مدارات مختلف شامل OR، NAND، AND، NOT.
- طراحی و پیاده سازی شمارنده های بالا شمار و پائین شمار با استفاده از انواع فلیپ فلاپ ها.
- بکارگیری شیفت رجیستر و انجام عملیات شیفت به راست و چپ.
- طراحی و پیاده سازی مقایسه گر ها.

تصویر چند دستگاه شاخص آزمایشگاه



به روز رسانی: ۱۴۰۴

تصویر نمای داخلی آزمایشگاه

